

Załącznik nr 1 do zapytania ofertowego
nr 02/FENG.01.01-IP.01-A05T/23 z dnia 04 września 2024 r.
Attachment no.1 for Proposal no. 02/FENG.01.01-IP.01-A05T/23 of 04-09-2024

SZCZEGÓŁOWE WARUNKI ZAMÓWIENIA Detailed Contract Terms and Conditions

Polska wersja

Lp.	Nazwa	Opis	Obudowa	Ilość
1.	Matryca FPGA z osprzętem , GigaBee XC6SLX150-3 Industrial Temp. Range z minimum 2x128MBajtów SDRAM, model TE0600-03-83I21-A lub nowsza kompatybilna z TE0600-03-83I21-A (na przykład TE0600-04-83I21-A)	- FPGA Xilinx Spartan 6 - XC6SLX150-3FGG484I (rodzina produktów TE600), zamontowany na płycie umożliwiającej bezpośrednie połączenie z drugą płytą przez złącze board-to-board(B2B) - zintegrowany układ do 10/100/1000 Gigabit Ethernet (warstwa fizyczna) - Marvell Semiconductor 88E1111 - zintegrowany 48-bitowy układ z aktualnym adresem MAC (Maxim Integrated Products DS2502-E48) - zintegrowany 1Kbit Protected 1-Wire EEPROM z SHA-1 Engine Maxim Embedded Security Products DS2432 - zintegrowany układ Texas Instruments TPS3705-33 do nadzoru pracy procesora (watchdog) oraz monitorowania błędów zasilania - złącze B2B typu LSHM-150-04.0-L-DV-A-S-K-TR: 2x100 pinów, raster 0,5mm, obsługiwane prędkości do 10GHz/20Gbps - rekonfigurowalne wejścia-wyjścia wyprowadzone przez dwa konektory B2B(board-to-board) dające możliwość wyprowadzenia 52 różnicowych bądź 109 pojedynczych sygnałów - piny Ethernet(PHY), JTAG oraz SPI dostępne przez złącze B2B - port JTAG (SPI indirect) - rekonfigurowanie FPGA możliwe przez konektory B2B lub port JTAG lub pamięć SPI Flash - dwa niezależne banki pamięci; 16-bit, minimum 128MB DDR3 SDRAM na każdy bank - 16 MB pamięci SPI Flash - zegar referencyjny FPGA 125 MHz - zasilacze impulsowe dla wszystkich napięć stosowanych na	TE0600-03-83I21-A lub nowsza kompatybilna z TE0600-03-83I21-A (na przykład TE0600-04-83I21-A)	10

		płyce - zintegrowana przetwornica DC-DC dla szyny zasilającej 1,2V o wydajności 4.0A - zintegrowana przetwornica DC-DC dla szyny zasilającej 1,5V o wydajności 1,5A - zintegrowany układ liniowej regulacji napięcia dla szyny zasilającej 2,5V o wydajności 2x800mA - napięcie zasilania 3,3V - rozmiary 50mm x 40mm - przystosowany do pracy w temperaturach przemysłowych od -40 do +85 °C		
2.	Radiator do montażu na matrycy FPGA, zgodny z TE0600-03-83I21-A lub nowszy kompatybilny z TE0600-03-83I21-A	- 1x radiator - 4 śruby montażowe – DIN 923-M3x12-4.8 - 4 sprężynki dociskające wysokość 5,7mm - specjalna samoprzylepna taśma termoprzewodząca do montażu na obudowie matrycy FPGA	Zgodna z TE0600-03-83I21-A	10

English version

Lp.	Nazwa	Opis	Obudowa	Ilość
1.	FPGA micromodule, GigaBee XC6SLX150-3 Industrial Temp. Range min. 2x128MBajtów SDRAM, model TE0600-03-83I21-A or newer compatible with TE0600-03-83I21-A (ex. TE0600-04-83I21-A)	- FPGA Xilinx Spartan 6 - XC6SLX150-3FGG484I (TE600 family) Configurable I/O's is provided via robust board-to-board (B2B) connectors. - 10/100/1000 Gbit Ethernet transceiver (physical layer) Marvell Semiconductor 88E1111 - 48-bit node address chip Maxim Integrated Products DS2502-E48 (contains valid MAC adress) - Processor supervisory circuits with power-fail and watchdog Texas Instruments TPS3705-33 - 2 x fine-pitch (0.5 mm) 100-pin high-speed (up to 10.0 GHz / 20 Gbps) hermaphroditic strips LSHM-150-04.0-L-DV-A-S-K-TR - Up to 52 differential FPGA input/output pins available on B2B strips or up to 109 single-ended (+ 1 dual-purpose) FPGA input/output pins available on B2B strips - 16 MByte serial Flash memory with dual/quad SPI interface	TE0600-03-83I21-A or newer compatible with TE0600-03-83I21-A (ex. TE0600-04-83I21-A)	10

		- 125 MHz clock signal (system + user) - 4.0 A high-efficiency DC-DC switching regulator for power rail 1.2V - 1.5 A high-efficiency DC-DC switching regulator for power rail 1.5V - 2 x 800 mA DC-DC linear regulator for power rails 2.5V and VCCAUX - Power supply voltage: 3.3V - Dimensions: 50mm x 40mm - Range of work temperature -40°C to +85°C.		
2.	The heat sink suitable for modules revision 03 of the TE0600 series or newer compatible with TE0600-03-83I21-A	- 1x heat sink - 4 screws – DIN 923-M3x12-4.8 - 4 pressure springs - thermal pads	Suitable for modules revision 03 of the TE0600 series or newer compatible with TE0600-03-83I21-A	10